

時間	2024年12月03日(星期二)
主辦單位	台灣電子連接產業協會
地點	台北市松山區東興路12號12樓訓練教室(映陽科技)
大綱	<p>連接器的結構看似簡單，但設計出一個性能優異的連接器卻是極具挑戰性的。設計過程中，必須同時考慮訊號穩定性以及如何有效避免串擾等問題，才能確保卓越的性能表現。然而，像回波損耗或串擾等問題，僅靠 SerDes 的發射器和接收器中的等化器無法徹底解決。此外，隨著電路板與連接器之間的相互影響變得越來越複雜，傳統的分析方法已經不足以應對。因此，我們需要採用全新的設計思路來迎接這些挑戰。本課程將透過實際案例，帶你運用 Cadence® Sigrity™ 和 Clarity™ 3D Solver 工具進行模擬，幫助你解決 PCB 及連接器結構中的訊號完整性問題，設計出高品質且具卓越性能的連接器。</p> <ul style="list-style-type: none"> ◆Cadence Sigrity 和 Clarity 3D solver 介紹 ◆Clarity Layout workbench 介紹與操作 <ul style="list-style-type: none"> a. PCB 模擬設定 b. 案例模擬 ◆Clarity 3D workbench 介紹與操作 <ul style="list-style-type: none"> a. 3D component model b. Connector 結合 PCB 模擬
上課方式	實體機上操作 使用 Cadence Sigrity Clarity 3D Solver，版本 Sigrity 2024.1
適合聽課對象	EE、Layout、SI 人員
預期效益	可學習 PCB 板和 Connector 走線損耗概念(Return loss, Insertion loss 等)，並了解不同介面的操作方式。
講師	TECA專任講師 (現職：映陽科技有限公司，專長：塑熟悉Cadence Sigrity SI/PI Solution 包含PowerDC/OptimizePI/Celsius/ Clarity/PowerSI/System)。
09：30-10：00	高頻 3D 電磁模擬解決方案介紹
10：00-12：00	Clarity Layout workbench 介紹與操作
12：00-13：00	午餐時間
13：00-13：30	Clarity 3D workbench 介紹
13：30-17：00	Clarity 3D workbench 操作

★費用：會員NT\$3,500元/人；非會員NT\$7,000元/人（費用含講義/稅，手續費用請自付）

第2位以上報名→半價（請課程五日前完成匯款始算報名並享優惠）

註：1. 欲取消報名需於課程5日前告知，逾時或當日未到課者，恕不退費亦不接受變更其他課用；

2. 課程5日前取消報名課程之退款將扣除學費之10%手續費，於課程結束後統一退費作業！

★參加辦法：請先傳真報名或線上報名並來電確認

匯款或轉帳，土地銀行005 工研院分行 帳號156001000292 戶名 社團法人台灣電子連接產業協會

★聯絡電話：(03)5910002 林小姐，5910003 朱小姐

傳真：(03)5910009

◎-----◎

台灣電子連接產業協會研討會 報名表 ◎

公司全銜	(發票抬頭： <input type="checkbox"/> 同公司名稱 <input type="checkbox"/> 其他_____)				
聯絡地址		統一編號		傳真	
E-mail		聯絡人		電話	
參加者姓名	職稱/工作部門	午餐	手機	mail	分機
		<input type="checkbox"/> 素 <input type="checkbox"/> 葷			
		<input type="checkbox"/> 素 <input type="checkbox"/> 葷			
費用共計新台幣 _____ 元整，應支付費用\$_____元，支付方式 <input type="checkbox"/> 支票 <input type="checkbox"/> 匯款/轉帳					

註：學員之手機號碼僅做為開課未到聯繫用

(表格如不敷使用請自行影印)1131203高速連結器